

越南學生體驗臺灣半導體製造流程

駐胡志明市辦事處教育組

16 名越南學生在臺灣國立成功大學進行了為期兩週之晶片製程結合扎實理論及上機實作。這是第一批參與此課程之越南學生，學生來自胡志明市國家大學與河內百科大學。

胡志明市國家大學附屬百科大學電機與電子學系武善仁（Võ Thiện Nhân）學生表示，該課程從 2024 年 7 月 17 日持續到 8 月初，主要包括兩個主題：晶片設計和類比（analog）與數位積體電路設計。

與其他學生一樣，這位男同學表示參加此次課程是為了「耳聞目睹」現代晶片製造工藝以及臺灣培育人才之方式。令人驚訝的是，韓國、日本、印度、美國、荷蘭等國家的眾多半導體相關專業的工程師、碩士、博士也參加此課程。

國立成功大學為臺灣排名前五之大學。武學生參加之課程也是該校連續第三年開設的全英語半導體專業暑期課程。

胡志明市國家大學附屬自然科學大學電子與電信系德明（Đức Minh）學生表示，該課程提供了許多有關晶片製造步驟的知識，包括設計、生產、測試、封裝。德明學生覺得很新鮮，因為國內的課程主要以設計為主。

德明表示：「我能夠進入潔淨室，在那裡製造晶片，親眼目睹了以前只能在網上看到的技術和機器。」

兩位同學均表示，該課程的機票、簽證費以及一部分學費由臺灣補助。資費部分每人須支付約 500-1,000 美元（1,250 - 2,500 萬越盾）。

在課程期間，武善仁和德明學生在電子設計自動化（EDA）上對晶片設計進行實務操作。這是現代積體電路設計的重要基礎，幫助學生熟悉從電路設計到模擬之過程。

武善仁表示，在臺學習的晶片設計知識量與學校老師所教的內容相差不大。但這裡的學生可以更容易地使用先進之設計軟體。晶片設計分為兩層，數位晶片及類比晶片。此外，學生可以進入臺灣一些研究院和企業的製造、檢測室直接觀摩學習。

許多個夜晚，武善仁都申請留在實驗室完成作業並學習如何使用

新的設計軟體。這名學生表示，他會考慮出國留學，從事半導體產業。

臺灣目前供應全球一半以上的半導體晶片。臺灣教育部 2024 年 3 月份剛公佈首先針對越南、印尼及菲律賓學生提供之新型專班「國際產業人才教育專班（International Industrial Talents Education Special Program, INTENSE Program）」。在企業和大學的補助下，國際學生赴臺攻讀科技類科及半導體產業每月可獲得 1 新臺幣（約 770 萬越盾）生活費，臺灣將支付來臺機票、學雜費。

高專、中專之畢業生可參加越南與臺灣之大學 2+2 雙聯專班、碩士、博士生均可參加。畢業後，授予相應專業的學士、碩士或博士學位。

第一年預計在越南招收 2,000-2,500 名學生，分秋季（9 月）及春季（2 月）兩個入學學期。

駐胡志明市臺北經濟文化辦事處教育參事陳組長教授博士表示，臺灣擁有完整的半導體產業供應鏈與豐富的人力資源，可以協助越南培育半導體晶片設計之人才。

撰稿人/譯稿人：陳和賢

資料來源：2024 年 9 月 3 日，vnexpress 電子報

<https://vnexpress.net/sinh-vien-viet-trai-nghiem-quy-trinh-san-xuat-chip-ban-dan-o-dai-loan-4788617.html>