

峴港大學附屬百科大學公佈 2024 年半導體人才培養方案

駐胡志明市辦事處教育組

2024 年 1 月 13 日上午，峴港大學（附屬）百科大學舉辦了「半導體積體電路：技術趨勢與高素質人力資源需求」研討會，以公布未來幾年半導體行業之培訓方案。

這研討會已吸引了數百名電子-電信、資訊科技專業之學生，以及 Synopsys、Renesas、Marvell 等半導體晶片領域領先企業之代表。這也是讓學生多研究該潛力產業發展趨勢之機會。

據百科大學副校長阮紅海（Nguyễn Hồng Hải）副教授表示：2024 學年各專業總招生指標為 3,600 人，其中晶片-半導體專業為 100 人。預計 2 月，學校將與多家相關合作夥伴合作，為相關領域的應屆生培訓短期 IC 設計工程師課程。若批准通過，學生將獲得上開課程價值 2000 萬越盾之獎學金，培訓期為 15 週。

峴港大學（附屬）百科大學電子與電信科系校友阮寶英（Nguyễn Bảo Anh）（2002 - 2007 學年），現任技術總監，負責開發高科技項目，也是越南峴港 Synopsys 辦事處之組長，負責越南先進半導體技術的運營、技術管理、人力資源發展與影響力。

晶片存在於生活的各個領域，甚至植入人體。晶片發揮重要作用，是各國的寶貴資產。晶片被稱為「新時代的米（It's rice of the new era）」

想要申請電路設計工程師職位的畢業生需要確保基本條件，例如：要從相關專業畢業（電子-電信、機電一體化、自動化、技術資訊、嵌入式系統和物聯網（IoT）等）；GPA 分數好；MOSFET 基礎知識；了解 IC 設計流程；英語能力、分析問題解決能力及團隊合作能力；對創造力和個人發展的熱情。

峴港百科大學先進技術工程系-先進科學與技術科目組長黎國輝（Lê Quốc Huy）博士向學生介紹了與晶片設計相關的科目。特別是黎博士還強調，實務操作過程極為重要，可以幫助學生有機會接觸高科技企業、展示自己的能力並在實習後被錄用。

撰稿人/譯稿人：駐胡志明市辦事處教育組

資料來源：2024 年 01 月 14 日，年輕電子報 <https://tuoitre.vn/cong-bo-phuong-an-dao-tao-vi-mach-ban-dan-nam-2024-2024011409354611.htm>

